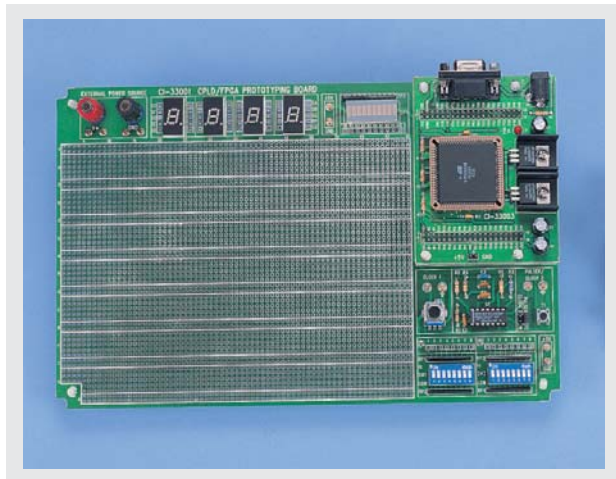




CI-33001C

Макетная плата CPLD/FPGA



► Особенности

- Микросхема Atmel ATF1508-15 CPLD совместима с Altera MAX 7128, содержит 128 микроячеек, более 2500 используемых затворов, которые могут быть перепрограммированы более 10 тысяч раз.
- Altera MAX+PLUS® II используется для разработки микросхем, при этом для разработки, имитации и реализации цифровой схемы пользователи могут использовать графический или текстовый редактор (синтаксис HDL).
- Программа загружается через ПК на микросхему CPLD через параллельный порт с помощью технологии JTAG.
- Простой ввод-вывод для повышения эффективности разработки.
- Резервирование широкой области разработки аппаратуры для моделирования схем и реализации студенческих проектов.
- Лучшее бюджетное решение.

► Технические характеристики

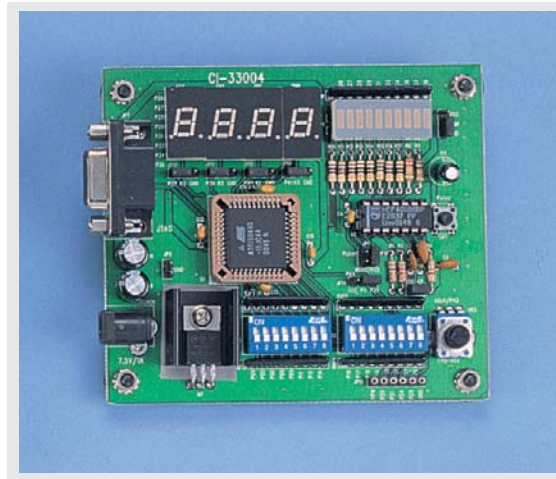
1. 16 двухрядных переключателей в качестве цифрового входа состояния
2. 10 светодиодов для отображения состояния выхода
3. 4-разрядный 7-сегментный дисплей для статической и динамической работы
4. Двухканальный выход тактовых импульсов
Регулируемый диапазон частот : от 10Гц до 350Гц ($\pm 20\%$)
Фиксированная частота : 3.5 КГц ($\pm 20\%$)
5. Altera MAX+PLUS® II
6. Программное обеспечение обмена файлами Altera POF2JED и программное обеспечение для программирования ISP
7. Для Windows 95/98/2000/XP
Порт принтера компьютера необходим

► Аксессуары

1. ByteBlaster
2. Последовательный кабель
3. Адаптер питания
4. Руководство по эксплуатации

CI-33004

Экспериментальная плата



► Особенности

- Микросхема Atmel ATF1504-15 CPLD совместима с Altera MAX 7064, содержит 64 микроячеек, более 1000 используемых затворов, которые могут быть перепрограммированы около 10 тысяч раз.
- Altera MAX+PLUS® II применяется для разработки микросхем, пользователи которых могут легко разрабатывать, моделировать и реализовывать цифровые схемы с помощью графического или текстового редактора (синтаксис HDL).
- Программа загружается через ПК на микросхему CPLD через последовательный порт с помощью технологии JTAG.
- Обеспечивают простой ввод-вывод для повышения эффективности разработки
- Подходит для разработки новых FPGA
- Лучшее бюджетное решение

► Технические характеристики

1. 16 двухрядных переключателей для ввода цифрового сигнала состояния
2. 10-сегментные светодиоды для отображения состояния выхода
3. 4-разрядный 7-сегментный дисплей для статического и динамического запуска
4. Двухканальный выход тактовых импульсов
Регулируемый диапазон частот: от 10Гц до 350Гц ($\pm 20\%$)
Фиксированная частота : 3.5 КГц ($\pm 20\%$)
5. Altera MAX+PLUS® II
6. Программное обеспечение обмена файлами Altera POF2JED и программное обеспечение для программирования ISP
7. Для Windows 95/98/2000/XP
Порт принтера компьютера необходим

► Сферы применения

1. Разработка комбинаторных логических схем
2. Разработка последовательных логических схем
3. Разработка триггерных схем
4. Разработка счетчиков и приложений
5. Разработка арифметико-логических устройств и приложений
6. Кодер/Декодер и умножители / делители
7. Производство и применение цифровых продуктов

► Аксессуары

1. ByteBlaster
2. Последовательный кабель
3. Адаптер питания
4. Руководство по эксплуатации